

[別紙]

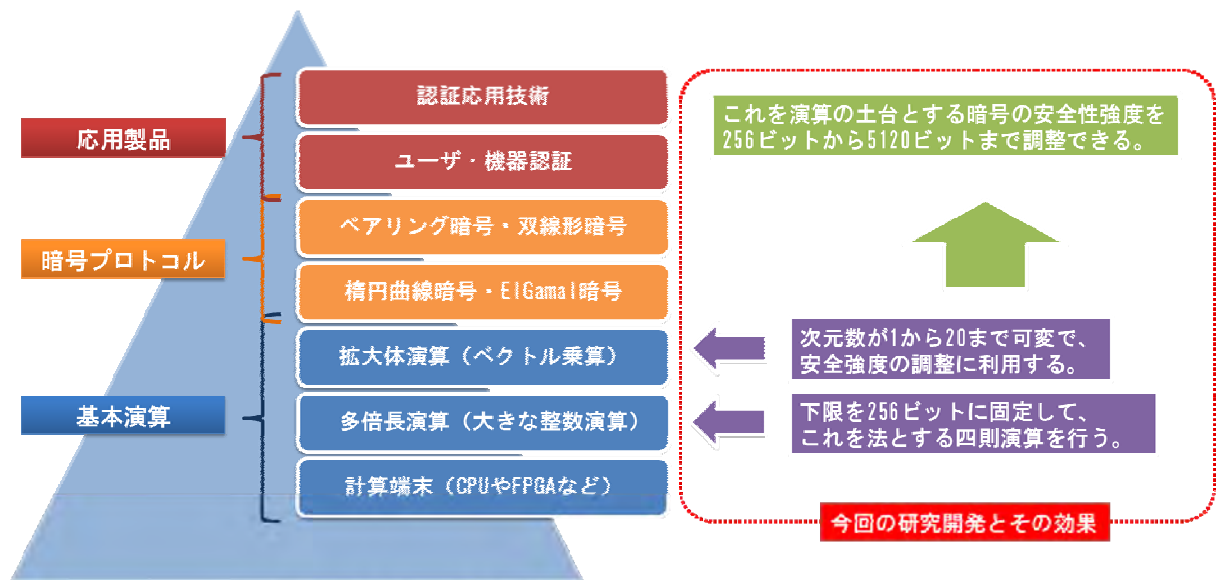


図1: 電子認証を実現する暗号技術の階層と本研究開発の効果

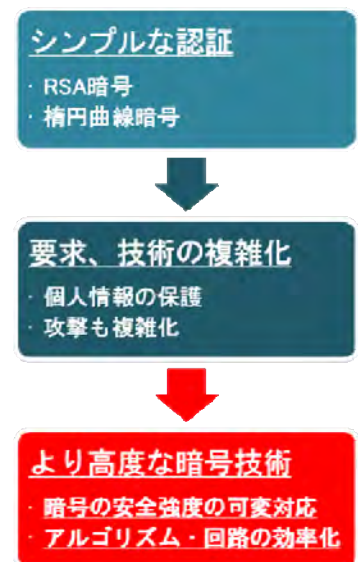
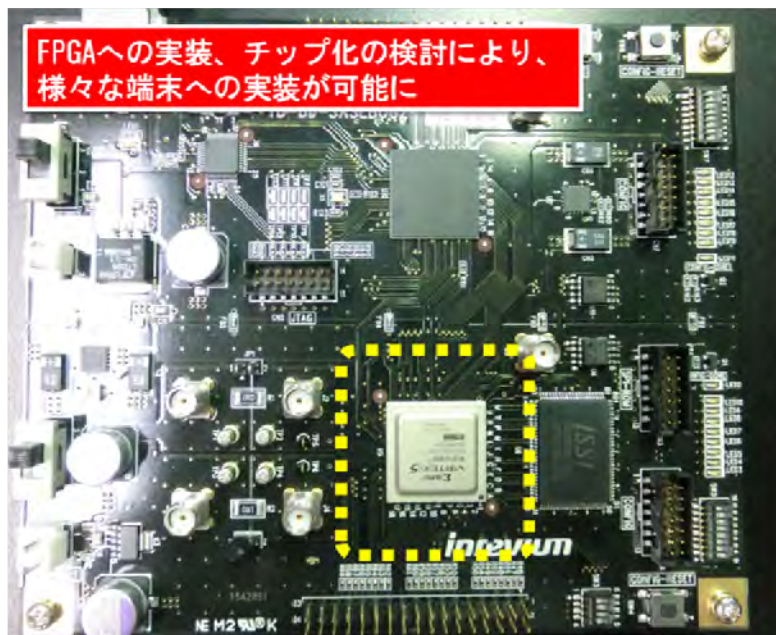


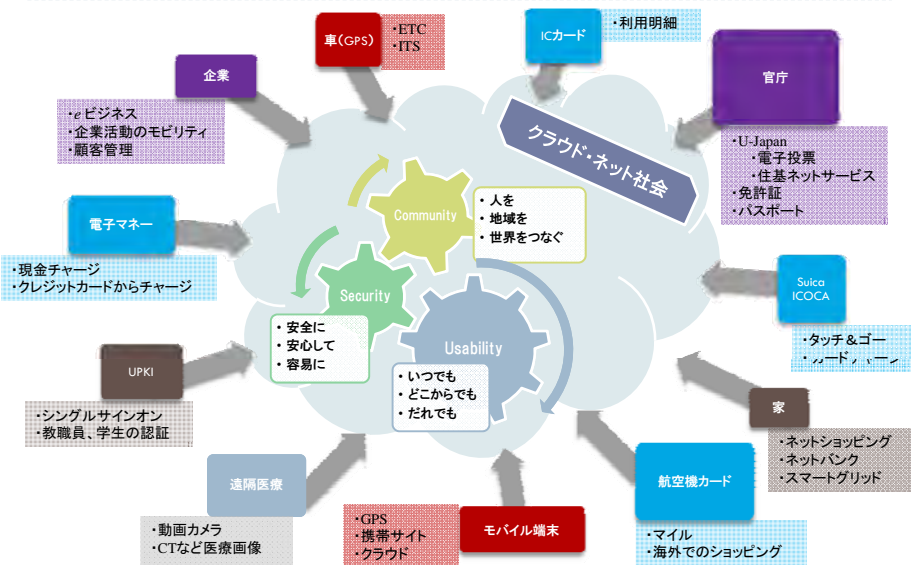
図2: 開発したアルゴリズムを搭載する試作ボード

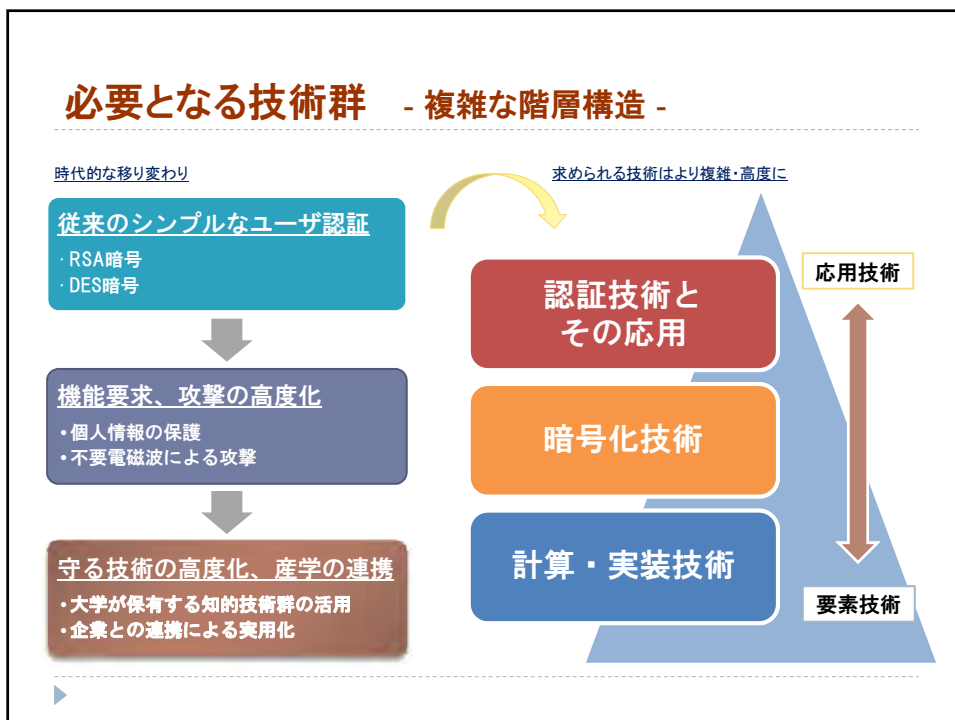
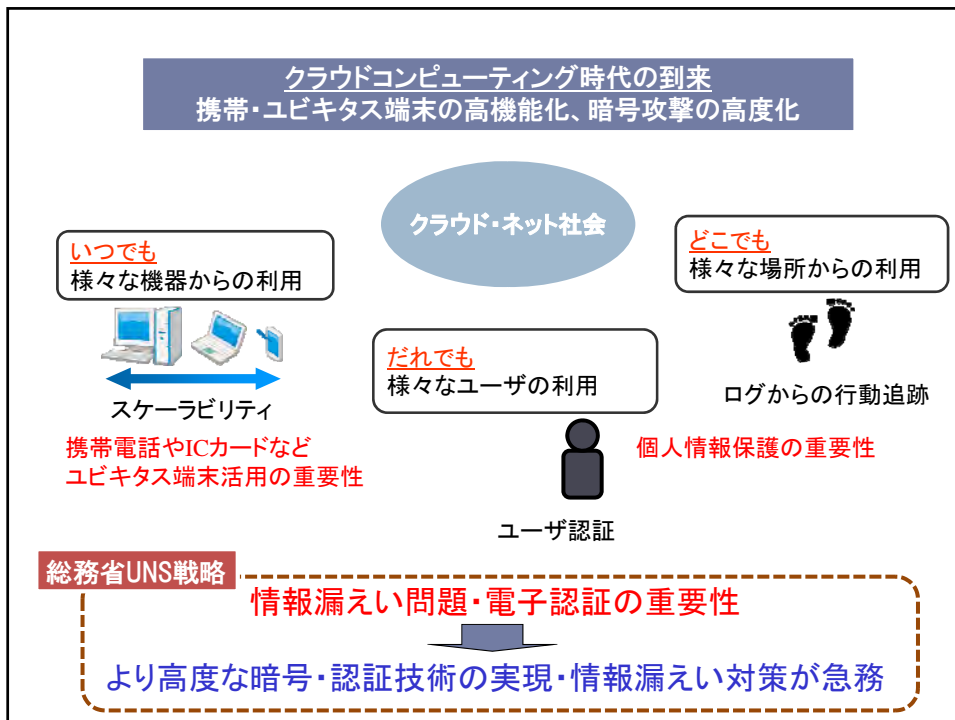
報道発表資料

クラウドコンピューティング時代の認証技術を 高度に実現する並列設計アルゴリズムのLSI化

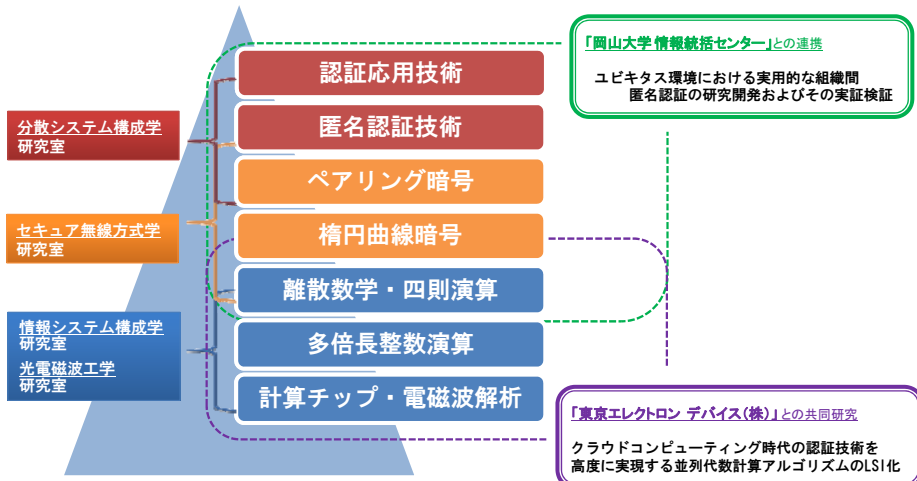
岡山大学大学院 自然科学研究科 産業創成工学専攻
情報セキュリティ研究・開発グループ 野上 保之、籠谷 裕人

背景 -暗号認証技術・情報漏えい対策の重要性-





岡山大学 通信ネットワークコースが研究開発・保有している技術群
安全かつ快適な情報通信の基盤となる暗号化および認証技術の開発



科学技術振興機構 AStep シーズ顕在化 [2011]
クラウドコンピューティング時代の認証技術を
高度に実現する並列代数計算アルゴリズムのLSI化

FPGAボード(SASEBO GII)を用いて開発

